

集成电路布图设计登记需求表

1.布图设计名称			
2.布图设计结构、技术、功能简要说明			
3.布图设计创作人			
<p>4.该布图设计所用于的集成电路的分类：（由申请人确定，并在□内打×）</p> <p>（1）结构：<input type="checkbox"/>Bipolar <input type="checkbox"/>MOS <input type="checkbox"/>Bi-MOS <input type="checkbox"/>Optical-IC <input type="checkbox"/>其他</p> <p>（2）技术：<input type="checkbox"/>TTL <input type="checkbox"/>DTL <input type="checkbox"/>ECL <input type="checkbox"/>IIL <input type="checkbox"/>CMOS <input type="checkbox"/>NMOS <input type="checkbox"/>PMOS <input type="checkbox"/>其他</p> <p>（3）功能：<input type="checkbox"/>逻辑 <input type="checkbox"/>存储 <input type="checkbox"/>微型计算机 <input type="checkbox"/>线性 <input type="checkbox"/>其他</p>			
5.创作完成日期： ____年____月____日		6.首次商业利用时间： ____年____月____日	
7. 确定非第一申请人为代表人声明 特声明第_____ 申请人为代表人			
8. 申请人	姓名或名称：		国籍：
	邮编：		地址：
	姓名或名称：		国籍：
	邮编：		地址：
9.申明	<p>申明（本申明只针对上海科技大学的在职人员和学生）：我特此确认上海科技大学知识产权及科技成果转化的管理规定适用于本布图设计。</p> <p style="text-align: right;">(签名，日期)</p>		
10.审核	课题组负责人签字	院（所）意见	
	年 月 日	公章： 签字： 年 月 日	科技发展处 公章： 签字： 年 月 日